


1. 定格・仕様

1.1 共通

形名		CVG1-A02S1		
形番		371PQB	372PQB	
要素	保護	地絡過電圧×1 (MPD-3対応)		
	計測	零相電圧		
定格	周波数	50Hz/60Hz切替		
	零相電圧	系統電圧6.6kV時 完全地絡(100%)にて MPD-3形1次側=3810V、2次側7V		
	フォトカプラ 入力電圧 (リレーロック DI機能回路)	電圧	AC100V-110V	DC24V
			DC100V-125V	
		変動範囲	AC100V-110V品:AC85V-126.5V DC100V-125V品:DC75V-143V DC24V品 :DC19.2V-31.2V	
制御電源	電圧	AC100V-110V	DC24V	
	変動範囲	AC100V-110V品 :AC85V-126.5V DC100V-125V品*1:DC75V-143V DC24V品 :DC19.2V-31.2V		
表示	RUN		常時監視結果を表示。正常時に点灯、異常時に消灯。	
	数値表示	表示項目		
		零相電圧計測表示 (%) : 1.0~50		
		始動表示 (64) : 始動時V.表示		
		地絡過電圧要素動作電圧整定値 (%)		
		地絡過電圧要素動作時間整定値 (s)		
		地絡過電圧要素ロック解除時間整定値 (s)		
		周波数設定		
		監視異常設定		
		接点設定		
強制動作				
接点設定 (※2)		自動復帰/自己保持		
常時監視		電子回路および内蔵電源を常時監視し、RUN表示LEDおよび監視異常接点に出力する。		
出力接点	構成	トリップ用	地絡過電圧要素=2c	
		監視異常用	1b	
	容量	トリップ用	閉路 : DC110V 15A 0.5s (L/R=0) DC220V 10A 0.5s (L/R=0) 開路 : DC110V 0.3A (L/R≤40ms) DC220V 0.15A (L/R≤40ms) 連続 : 1.5A	
		監視異常用	開閉容量 : 500VA (cosφ0.4)、60W (L/R=0.007s) 最大電流 : 5A 最大電圧 : AC380V、DC125V	
負担	零相電圧回路	約75kΩ (定格電圧時)		
	制御電源	DC110V時 : 約3.6W AC110V時 : 約5.5VA DC24V時 : 約1.3W		
ケース		引き出し非対応タイプ 色 : N1.5		
質量		約0.8kg		

出図先 () 控 継 設	 MITSUBISHI ELECTRIC CORPORATION		TITLE		CVG1-A02S1
	DIM IN mm	作成日付 DATE	15-2-20	検 認 APPROVED	
	尺度 SCALE	作 成 DRAWN	野 田	正 保	
	NTS	照 査 CHECKED	正 保		
DWG. NO			JEPB-ML1091		1/4

※1定格をDC125Vで使用される場合も上記の電圧変動範囲でご使用ください。

(上限は125V×30%ではありません。)

※2工場出荷時、接点設定は自動復帰になります。

1.2 保護要素

形番		371PQB		372PQB		
整定	地絡過電圧	動作電圧 (※3)	ロック-2-2.5-3-3.5-4-4.5-5-6-7.5-10-12.5-15-20-25-30%			
		動作時間	0.1-0.2-0.3-0.4-0.5-0.6-0.7-0.8-0.9-1-1.2-1.5-2-2.5-3-5s			
		ロック解除時間	0-0.1-0.2-0.4-0.6-0.8-1-1.2-1.4-1.6-1.8-2-2.5-3-3.5-4s			
強制動作		地絡過電圧要素を強制動作させる事ができます。				
動作表示器		地絡過電圧要素×1 (LED表示)				
外部入力による動作 ロック機能		地絡過電圧要素×1				

※3 完全地絡時に発生する零相電圧 V_0 に対する値です。

出図先 () 控 継設					TITLE	
	DIM IN mm		作成日付 DATE	15 - 2 - 20	検 認 APPROVED	
	尺度 SCALE		作 成 DRAWN	野 田	正 保	
	:		照 査 CHECKED	正 保		
NTS		設 計 DESIGNED	田 平	DWG. NO		
				CVG1-A02S1		
				JEPB-ML1091		
				2/4		

A

B

C

D

E

F

A

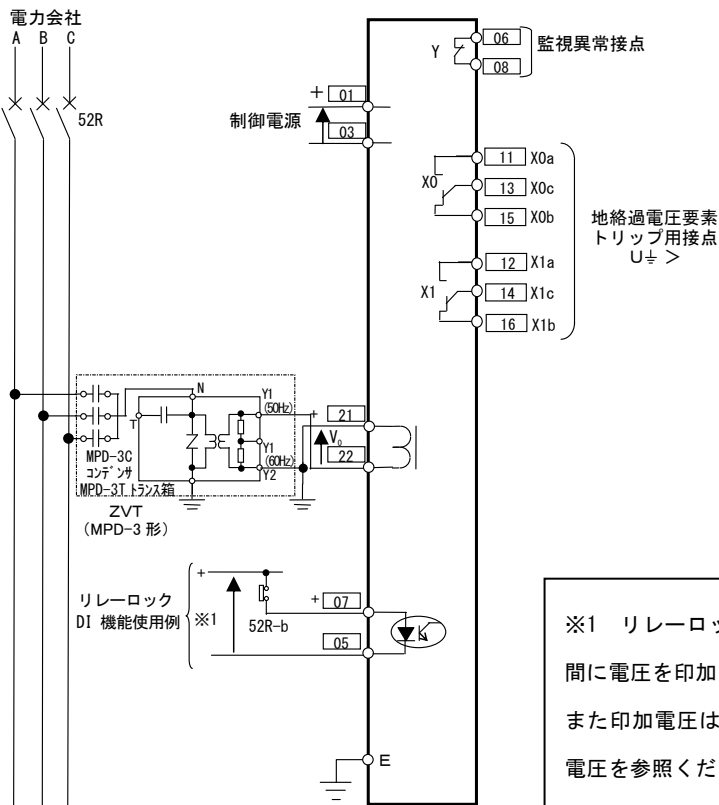
B

C

D

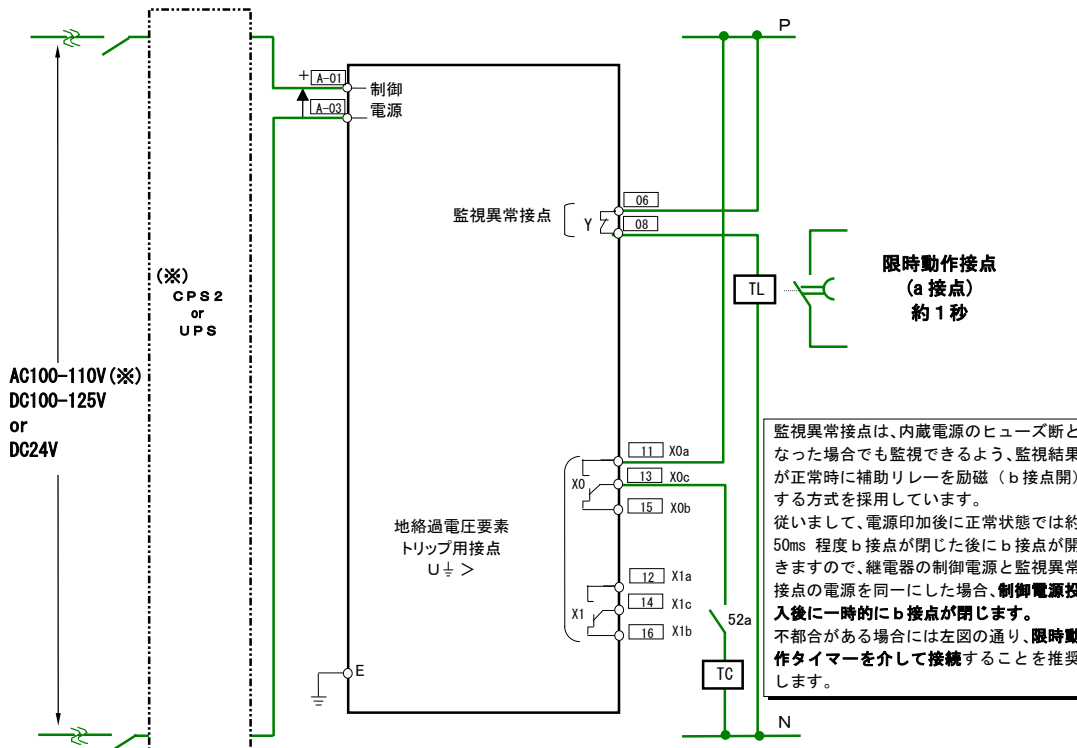
E

F



※1 リレーロック機能を使用される場合は、端子間に電圧を印加してください。(図1参照)
また印加電圧は1.定格・仕様のフォトコプラ入力電圧を参照ください。

図1 CVG1-A02 入力回路 (AC回路) 接続例



(※) AC制御電源における停電保証はおこなっておりませんので、無停電のAC電源がない場合には、弊社製AC/DC変換器CPS2をご使用ください。ただし、電源補償が3秒以上必要な場合、市販の無停電電源装置(UPS)をご使用ください。

図2 CVG1-A02 制御回路 (DC回路) 接続例

F	出図先 ()	MITSUBISHI ELECTRIC CORPORATION			TITLE	CVG1-A02S1	
	控 繼設	DIM IN mm	作成日付 DATE	15 - 2 - 20	検 認 APPROVED	DWG. NO	
		尺度 SCALE	作 成 DRAWN	野 田	正 保	JEPB-ML1091	
		NTS	照 査 CHECKED	正 保		3 / 4	
		設 計 DESIGNED	田 平				

A

B

C

A

B

C

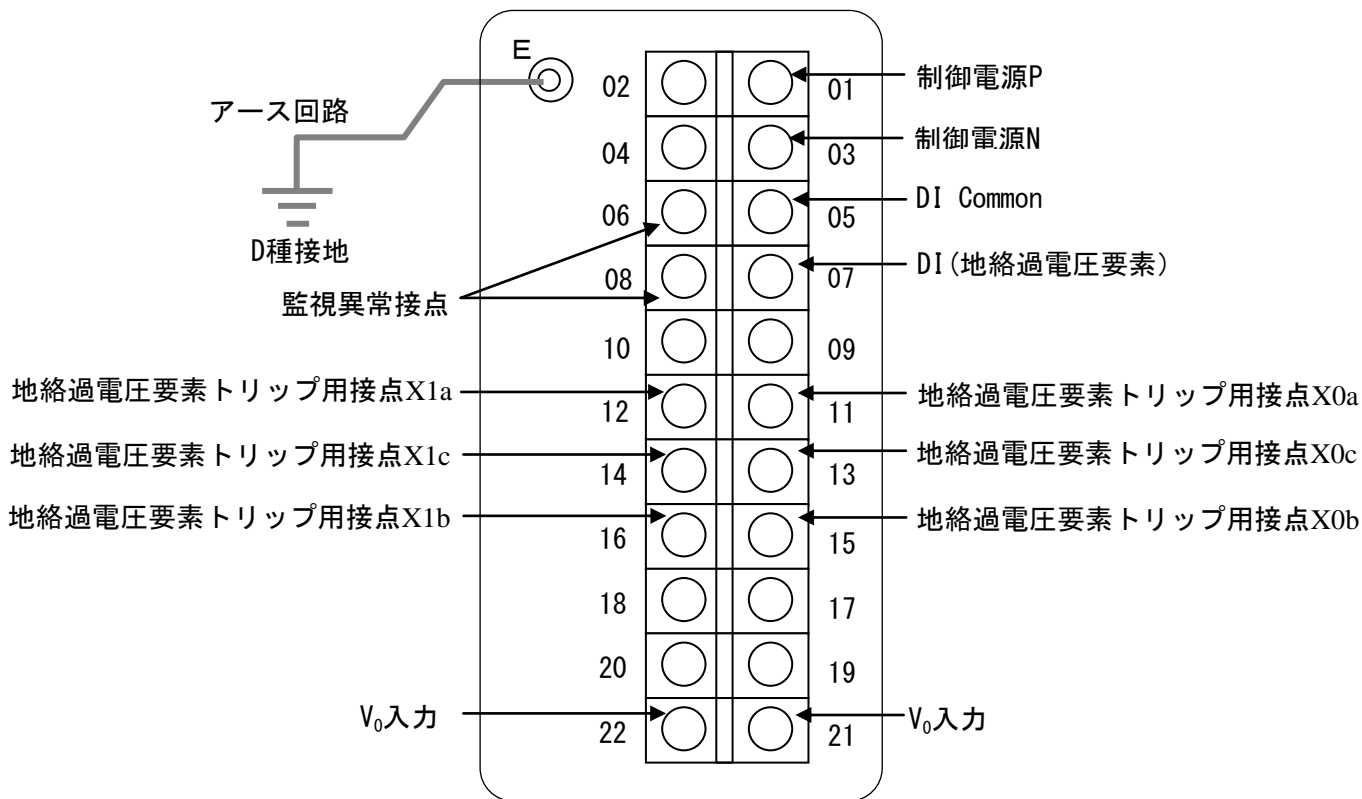


図3 CVG1-A02S1 端子配列図

※V₀入力端子への線材は0.75mm²~1.0mm²の2芯シールド線（黒白）を使用し、シールドはリレー端子E又は、盤内のE₀端子に接続してください。負担は往復で5Ω以下としてください。（0.75mm²の場合、片道約100m）

D

E

D

E

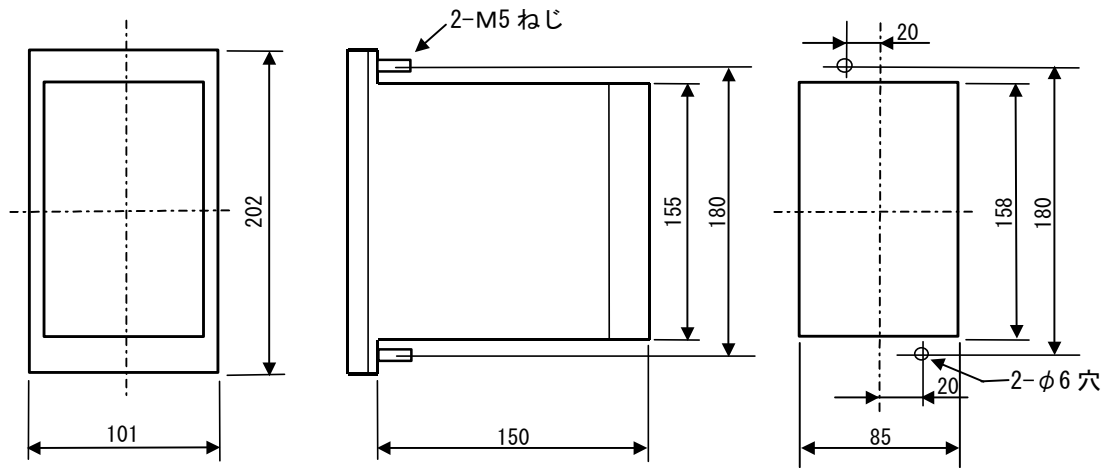


図4 CVG1-A02S1 外形寸法および盤加工寸法

F

F

出 図 先 () 控 繼 設		MITSUBISHI ELECTRIC CORPORATION			TITLE	CVG1-A02S1
	DIM IN mm	作成日付 DATE	15 - 2 - 20	検 認 APPROVED	DWG. NO	
	尺度 SCALE	作 成 DRAWN	野 田	正 保	JEPB-ML1091	4/4
	NTS	照 査 CHECKED	正 保			
		設 計 DESIGNED	田 平			